

문제 3: 제어 시스템에 필요한 A/D, D/A 동작 원리

1. 배경

1) Analog은 자연계에 존재하는 대부분의 데이터.

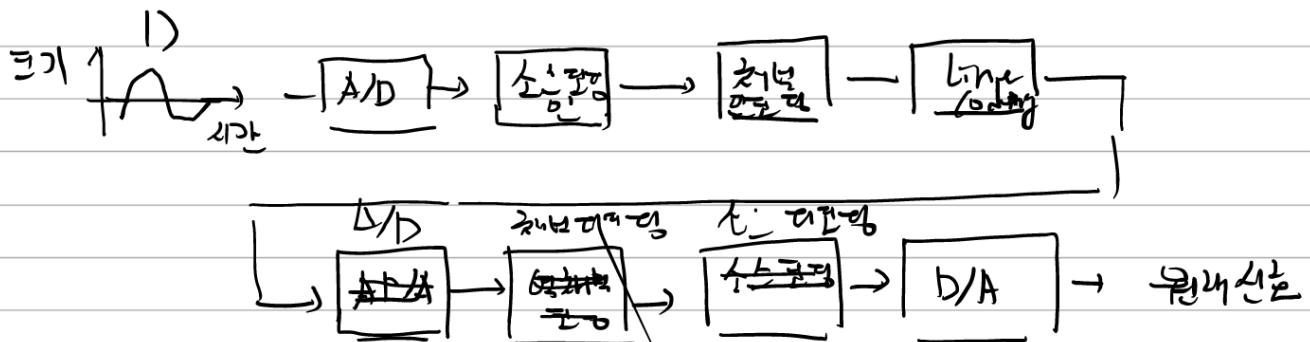
부한의 실수로 표현되는 정확한 값을 측정
함께로 알 수 있음

2) digital data는 디지털 주기로 ~~연속~~ 단기에 대한
오차를 반영한 데이터. 정형화된 format
으로 표시되어 측정 데이터를 (analog) 잘라
내김

3) 제어기가 digital data를 취급하는 이유.

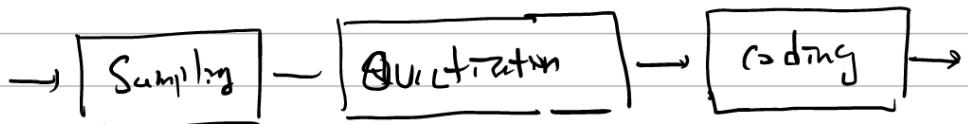
제어기는 컴퓨터로 구성되어 부한의 수를 극대화
하여 인식할 또한 Analog는 노이즈가
한번 속으면 제거하기 어려워 (거리가
멀어질수록 오차가 큼), & digital 신호는
거리에 상관없이 오차를 수반분의 1개 비트
수준으로 송수신할 수 있다.

2. 제어 시스템의 구조



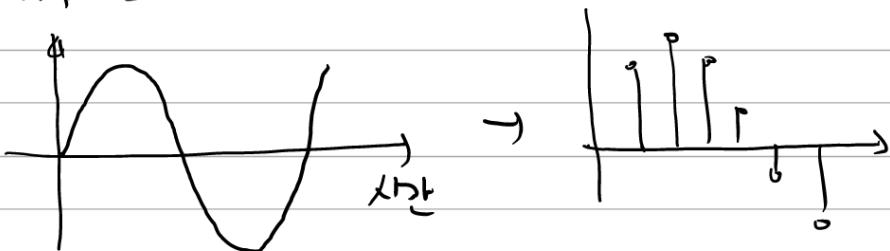
2) A/D의 구조

A/D 를
자세히
보면



으로 나눌 수 있다.

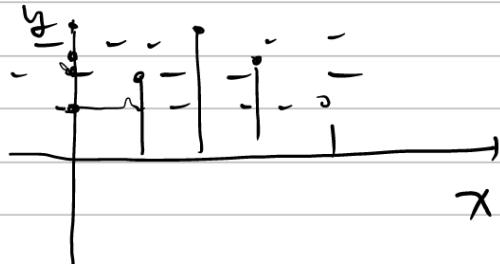
① Sampling



주파수를 일정하게 고정하고, 시간은 주기마다

시작을 결정

② 양자화



특정 주기 시간의 단기 데이터를 양자화로
특성화하는 작업.

전체 구간을 비트 수로 표시할 때

비트 수가 단위간 퀄리티 크기를 정의

비트수가 충분하게 크지 않다면 양자화

오류로 축정 데이터를 사용할 수 없음

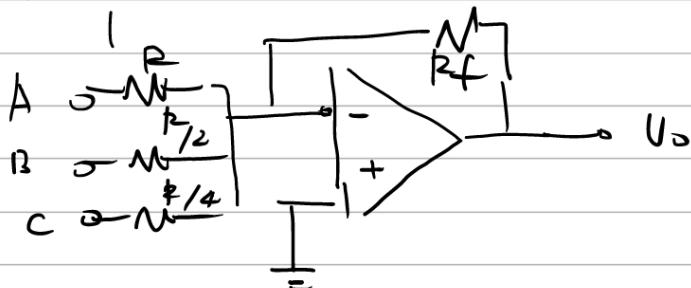
3) D/A 종류

수신된 디지털 데이터는 사람이 인식할 수
있도록 analog 형태로 필요

굳이 사람이 인식하지 않아도 된다면 D/A
작업 불필요.

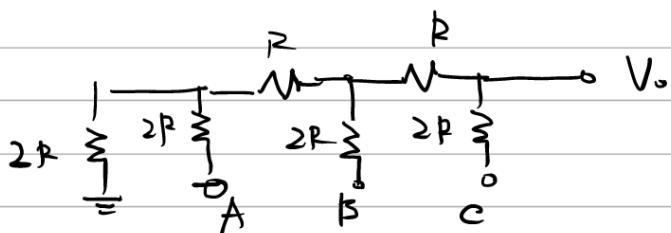
→ 대부분 작품 제어하는 경우 디지털로 직접
수행 (사람의 뇌가 처리하는 데는 빠름)
⇒ ~~D/A~~ 디지털 불필요 함

① weighted - register ladder



* 저항의 비트 수에 비례하여 정밀해야 함

② R-2R DAC



R-2R로만 ~~수신된~~ analog를 표현

3. 의제

- 1) AD Converter는 컴퓨터가 자연을 어떤가 빠져
하는지를 결정 (Sampling freq. bits)
- 2) 고속 데이터를 흐르는 DAC는 그렇게 중조하지
않음
- 3) 전화기, CD는 국제기구가 또는 회사가 주가
되어 표준을 정립. → 가격을 낮출 수
있었음
- 4) 다양한 놀라운을 측정하는 센서가 있으나,
그 측정 ~~표준은~~ ~~마의~~ 결과는 센서에 따라
다름. 데이터 Sheet를 자세하게 읽지 않으면
실수한 결과 초래 → 단위, 방향
- 5) 최근 비데비터 필요성 급증으로 측정되는
데이터는 ~~작동부~~ ~~작동부~~ 거상 해야 함
이에 대한 표준 또는 데이터 표준 필요
time stamp? ID 등.
- 6) 제어기에 직접 연결할 수 있는 데이터 베이스
필요. 최근 주로 사용되는 관계형 데이터
베이스를 제어기와 연계하는 방법 - 11
필요.